

Datum objave: 27.03.2024

Kategorija: Prosta delovna mesta

JAVNA OBJAVA PROSTEGA DELOVNEGA MESTA

Članica: Fakulteta za elektrotehniko, Tržaška cesta 25, 1000 Ljubljana

Razpisano delovno mesto:

- RAZISKOVALEC NA PROJEKTU 17-RJ.R230, Sistem za pozitronsko tomografijo z omejenim zornim poljem/Limited angle PET system, v Laboratoriju za načrtovanje integriranih vezij.

Delovno razmerje bomo sklenili za določen čas, za čas trajanja projekta, s polnim delovnim časom, od 1. 7. 2024 do 30. 6. 2027 in trimesečnim poskusnim delom.

Pogoji za opravljanje dela:

- specializacija po visokošolski izobrazbi (prejšnja) elektrotehniške smeri ali
- visokošolska univerzitetna izobrazba (prejšnja) elektrotehniške smeri ali
- magistrska izobrazba (2. bolonjska stopnja) elektrotehniške smeri

Splošni opis:

- znanstvenoraziskovalno delo in strokovno delo pri raziskavah,
- strokovno sodelovanje z naročniki raziskovalnih nalog,
- pripravljane pisnih poročil in elaboratov o raziskavi ter ekspertiz,
- sodelovanje pri dodiplomskem in podiplomskem študiju,
- pripravljane predlogov za nabavljanje raziskovalne opreme, vzdrževanje opreme in naročanje potrošnega materiala,
- izvajanje opravil s svojega področja po nalogu predstojnika organizacijske enote in drugih nalog, ki vsebinsko sodijo v širše strokovno področje delovnega mesta.

Podrobnejši opis:

- razvoj modulov za zajem podatkov, združevanje in prenos na osebni računalnik,
- izvedba napajanja, sinhronizacije, integracija fotonjskih detektorjev,
- izvedba in evaluacija prototipa,
- razvoj digitalne elektronike pri visokih frekvencah z vezji FPGA, vmesniki za FastIC ASIC za zajem podatkov in zmogljiv prenos podatkov na osebni računalnik.

Funkcionalna znanja in ostale zahteve:

- načrtovanje tiskanih vezij s kompleksnimi digitalnimi komponentami (FPGA, ASIC),
- delovanje elektronike pri visokih frekvencah,
- digitalni vmesniki (logika in osnovna programska oprema),

- načrtovanje vezja v FPGA (VHDL, Verilog, constraints, funkcionalna in časovna simulacija),
- sinteza in optimizacija vezja, meritve na prototipu,
- aktivno znanje angleškega jezika.

Rok za prijavo:

- do vključno 18. aprila 2024

Kandidati naj posredujejo vlogo, življenjepis, predstavitev dosedanjega dela in osebnih ciljev, dokazila o izobrazbi itd., na naslov Univerza v Ljubljani, Fakulteta za elektrotehniko, Tržaška c. 25, 1000 Ljubljana ali po elektronski pošti: ks@fe.uni-lj.si

Fakulteta za elektrotehniko Univerze v Ljubljani si pridržuje pravico, da v skladu s pogodbeno svobodo po 24. členu ZDR-1, kandidata ne izbere, kljub temu, da izpolnjuje pogoje.